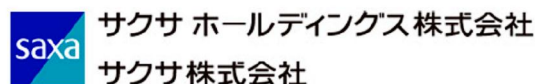


各位



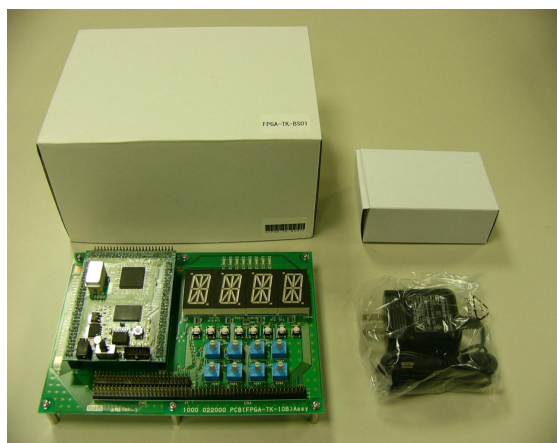
教育機関向け FPGA 教育支援ツール 「FPGA 教育実習基本セット(FPGA-TK-BS01)」 「FPGA 教育ネットワーク実習オプションセット(FPGA-TK-NW01)」販売開始！

サクサホールディングス株式会社の中核事業会社であるサクサ株式会社（代表取締役社長 越川雅生）は、教育機関向けに FPGA 教育支援ツールとして、FPGA 教育実習基本セット（FPGA-TK-BS01）と FPGA 教育ネットワーク実習オプションセット（FPGA-TK-NW01）の提供を開始いたします。

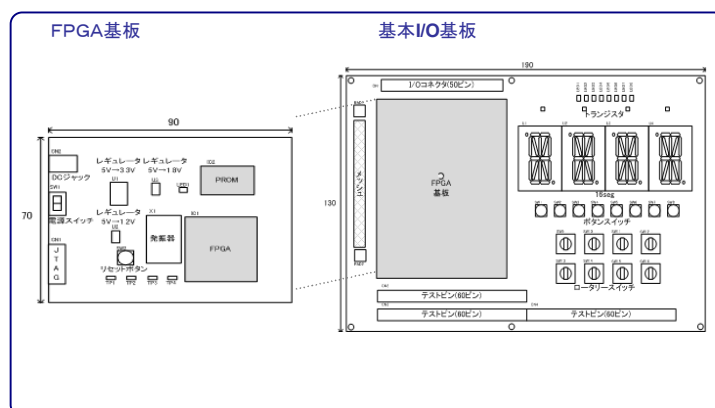
近年、FPGA のテクノロジーの進歩により、さまざまな電子製品の開発に使用されるようになってきております。これに伴い、FPGA による製品の設計、開発ができる技術者の需要が見込まれ、各教育機関へも同技術者の育成についての期待が高まっております。今回、新たにサクサ株式会社では、FPGA 教育実習向けとして、本製品を教育機関向けソリューションの一環として展開してまいります。

※FPGA : Field Programmable Gate Array 製造後に購入者や設計者が構成を設定できる集積回路

■FPGA 教育実習基本セットの特長



◆基板レイアウト



<写真 : FPGA 教育実習基本セット (FPGA-TK-BS01)>

1. FPGA を利用した製品開発技術者の育成を目指している教育機関向けに、FPGA の実習基板と教材をセットにして提供。
2. FPGA 実習基板には、LED、16 セグ LED、ボタンスイッチ、ロータリースイッチといった、FPGA による論理回路設計を初めて学習する際に必要な I/O デバイスを標準で搭載。
3. FPGA 教材として、講義用テキスト、実習用テキスト、実習用テキストに沿ったサンプルコード、回路図、パーツごとのデータシートを添付。
また、講義用テキストと実習用テキストは、教育機関ごとのテキストとして編集可能なように、改版可能な形式でのデータファイルで提供。
4. FPGA 基板は着脱式で、基本 I/O 基板と分離することが可能。FPGA 基板をオプションの I/O 基板に搭載することにより、同じ FPGA 基板を使用して異なる I/O の実習が可能。

5. 回路図、各パーツのデータシートを添付し、基本実習以外の研究テーマ等にも活用可能。外部デバイス、他基板との通信用に、I/O コネクタ、メッシュパターンを搭載。FPGA の全てのピンにテストピンを配置。開発中のデバッグに利用可能。

■FPGA 教育実習ネットワークオプションセットの特長



<写真：FPGA 教育ネットワーク実習オプションセット (FPGA-TK-NW01)>

1. FPGA を利用した Ethernet の制御技術の習得を目標とした、ネットワーク実習基板と教材をセットにして販売。
2. RJ-45 の Ethernet ポート、ネットワークの状態を示す LED、ディップスイッチを搭載。
3. 添付の教材にて、Ethernet 上での NLP^{※2}の検出から、10BASE-T での Ethernet パケットの送受信までを段階を追って学習可能。
また、応用例として、FPGA 内でパケットの遅延、ロス、入替えなどの障害を印加する実習を用意。

※1 FPGA 教育ネットワーク実習オプションセットには FPGA 基板は同梱されておりません。FPGA 教育実習基本セットのオプションとなりますので、あわせてご購入ください。

※2 NLP (Normal Link Pulse) 10BASE-T の機器に置いて、物理的な接続を確認するために送信される信号。

<販売に関するお問い合わせ>

サクサ株式会社 SE本部 ITソリューション部
担当：新井（あらい） TEL：06-6367-0393

<報道機関からのお問い合わせ>

サクサ株式会社 総務人事部
総務広報担当：福田（ふくだ） TEL：03-5791-5512